1/2 **~-3** /0/560247

# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-249824

(43)Date of publication of application: 26.09.1995

(51)Int.CI.

H01S 3/18

(21)Application number: 06-039497

(71)Applicant: HITACHI LTD

(22)Date of filing:

10.03.1994

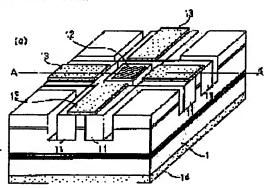
(72)Inventor: TANAKA TOSHIAKI

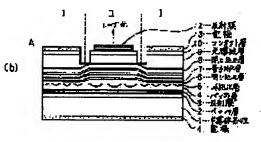
# (54) SEMICONDUCTOR LASER ELEMENT AND ITS MANUFACTURE

## (57) Abstract:

PURPOSE: To reduce a high current density and a high element resistance by a method wherein a surface emitting semiconductor laser and a lateral resonator—type semiconductor laser which is excited by injecting light into the surface emitting semiconductor laser are integrated and formed on the same semiconductor substrate.

CONSTITUTION: A surface emitting semiconductor laser (a region II) which is excited and oscillated when light is injected and which has a vertical resonator structure is arranged, integrated and formed in the central part, and four semiconductor lasers (regions I) which are excited when light is injected into the surface emitting semiconductor laser and which has a lateral resonator structure are arranged, integrated and formed on a semiconductor substrate 1 so as to sandwich the surface emitting semiconductor laser (the region II). Thereby, since the surface emitting semiconductor laser is excited when light is injected from the lateral





resonator—type semiconductor lasers formed on the same substrate 1 or when a current is injected and light is injected, a threshold current density at which light can be emitted can be lowered. Consequently, it is possible to solve a problem that an element resistance and a current density which are caused by the element structure of the surface emitting semiconductor laser are high.

## **LEGAL STATUS**

[Date of request for examination]

10.04.2000

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3296917

[Date of registration]

12.04.2002

[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(川)特許出顧公開番号

# 特開平7-249824

(43)公開日 平成7年(1995)9月26日

(51) Int.CL.

鐵別記号

庁内整理番号

PΙ

技術表示體所

H015 3/18

## 審査請求 未請求 請求項の数12 OL (全 6 頁)

(21) 出顧番号 特顯平6-39497 (71) 出顧人 000005108 株式会社日立製作所 (22)出題日 平成6年(1994)3月10日 京京都千代田区村田駿河台四丁目6番地 (72) 発明者 田中 俊明 京京都国分夺市東亚ケ征1丁目280番地 株式会社日立製作所中央研究所内 (74)代想人 弁憩士 幕田 利幸

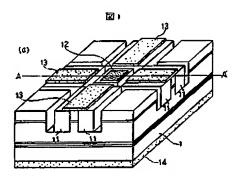
## (54) 【発明の名称】 半導体レーザ素子及びその観道方法

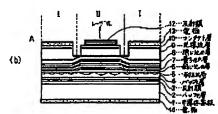
## (57)【要約】

【目的】面発光型半導体レーザ素子の電流密度及び素子 抵抗を低減する。

【構成】半導体基板】上の中央部(領域II)に光注入励 起によって発振する金直共振器構造をもつ面発光半導体 レーザを形成し、同一基板 1上の面発光半導体レーザを 挟んだ位置(領域1)に上記面発光半導体レーザに光注 入励起を行う機共振器構造をもつ半導体レーザを集積化 Lite.

【効果】面発光半導体レーザは宣温で容易に連続動作さ せることができた。全体の素子抵抗は、領域1の債方向 共振器DFBレーザに依存し、2~5Ωの範囲、関値電 流密度は0.5~0.9 k A/c m'の範囲であった。 高温助作については、領域IのDFBレーザが発振可能 な温度まで動作でき、領域IIの面発光レーザは100℃ までの連続動作が達成された。





(2)

特閱平7-249824

#### 【特許請求の範囲】

【語水項1】電流往入あるいは光注入励起によって発振 する垂直共振器構造をもつ面発光型半導体レーザと、上 記面発光型半導体レーザに光注入励起を行なう機方向共 緩器構造をもつ機方向共振器型半導体レーザとが同一半 導体基板上に集積して形成されたことを特徴とする半導 体レーザ素子。

【請求項2】請求項1項記載の半導体レーザ素子におい て、上記面発光型半導体レーザの活性層の禁制帯幅が上 記憶方向共振器型半導体レーザの活性層の禁制帯幅より 10 小さく設定され、上記面発光型半導体レーザの活性層に 対して注入により蓄積されるキャリア分布の挺フェルミ レベル間エネルギーよりも上記簿方向共振器型半導体レ ーザの活性屋のエネルギーが大きく設定されていること を特徴とする半導体レーザ素子。

【請求項3】請求項1又は2項記載の半導体レーザ素子 において、上記面発光型半導体レーザの活性層に対して 注入により蓄積されるキャリア分布の擬フェルミレベル 間エネルギーより上記橋方向共振器型半導体レーザの活 性層のエネルギーが60meV以上大きく設定されている 20 ことを特徴とする半導体レーザ素子。

【館水項4】 館水項目第1. 2又は3項記載の半導体レ ーザ素子において、上記憶方向共振器型半導体レーザの 活性層のエネルギーは上記面発光型半導体レーザの活性 **圏における注入キャリア分布の挺フェルミレベル間エネ** ルギーより大きく、光導波層及び障壁層のエネルギーよ りも小さい範囲にあることを特徴とする半導体レーザ素

【請求項5】請求項1、2、3又は4項記載の半導体レ ーザ素子において、上記債方向共振器型半導体レーザと 30 上記面発光型半導体レーザの活性層構造が、圧縮又は引 **張歪を生ずる格子歪をもつ多重置子井戸構造であること** を特徴とする半導体レーザ素子。

【請求項6】請求項1、2、3、4又は5記載の半導体 レーザ素子において、上記面発光型半導体レーザと上記 構方向共振器型半導体レーザの各々は独立に駆励するた めの分離された電極をもつことを特徴とする半導体レー ザ素子。

【請求項7】請求項1、2、3、4、5又は6記載の半 導体レーザ素子において、上記橋方向共録器は上記面発 40 光型半導体レーザの両側に配置された少なくとも1組を もつことをことを特徴とする半導体レーザ素子。

【請求項8】請求項7記載の半導体レーザ素子におい て、上記橋方向共振器の活性層と上記基板の間に回折格 子を育する分布帰還 (DFB) 標造層がもうけられ、上 記面発光型半導体レーザの活性層と上記基板の間に分布 帰還ブラッグ反射(DBR)構造層が設けられたことを 特徴とする半導体レーザ素子。

【賭求項9】 諸求項1、2.3、4.5又は6記銭の半

が(100)面から[011][0-1-1]方向又は [0-11] [01-1]方向に0°から54.7°の 範囲に傾いた基板面を有することを特徴とする半導体レ ーザ素子。

【詰求項10】詰求項1ないし7記載のいずれかの半導 体レーザ素子において、上記満方向共振器型半導体レー ザと上記面発光型半導体レーザ活性層の禁制帯帽の差が 上記多重量子井戸構造における量子井戸圏の厚さ及び畳 子井戸屋を形成する材料組成によって設定されたことを 特徴とする半導体レーザ素子。

【諸求項11】請求項1.2、3、4.5又は6項記載 の半導体レーザ素子の作成方法において、上記機方向共 振器型半導体レーザと上記面発光型半導体レーザの多意 置子井戸構造の活性層それぞれに対して、気相成長法に おける結晶の選択成長を行い、多重量子弁戸構造の量子 弁戸層厚と上記多重量子井戸層を形成する材料組成を制 御し、上記構方向共振器型半導体レーザと上記面発光型 半導体レーザの領域によって異なる活性層禁制帯幅を設 定することを特徴とする半導体レーザ素子の作成方法。

【請求項12】請求項11項記載の半導体レーザ素子の 作成方法において、上記半導体基板上の結晶層を有機金 属気組成長法又はガスソース分子線エピタキシー法のい ずれかにより成長することを特徴とする半導体レーザ素 子の製造方法。

#### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体レーザ素子、特 に光情報処理或いは光通信用の光源に適する面発光型半 導体レーザをもつ半導体レーザ素子に関する。

### [0002]

【従来の技術】面発光型半導体レーザは、2次元アレー 集積が可能などの利点をもち、光情報処理或いは光通信 用の光源としてを開発が進められている。半導体基板上 に結晶を成長する方向に共振器(垂直共振器と略称)を 形成し、出力光が半導体基板野面と垂直方向となる面発 光型の半導体レーザにおいて、電流注入により励起され た室温での連続発振が報告されている。例えば、文献 電子情報通信学会1993年、4巻、179頁において述べられ ている。

#### [0003]

【発明が解決しようとする課題】従来の面発光型半導体 レーザ素子は、レーザ素子抵抗が非常に大きいことによ り、直接電流注入だけによってレーザ発振を得る構成で は、発展を行なわせるためには電液密度が非常に高くな るという問題がある。上記文献に記載されている技術 は、活性層に対して直接電流注入を行って励起させた面 発光型半導体レーザの室温連続発振について述べている が、発光可能な関値電流密度が依然10KA/cm<sup>4</sup>以 上と高く、レーザ素子抵抗が非常に大きいことにより熱 導体レーザ素子において、上記半導体基板は基板面方位 50 の発生が善しく熱放散の必要がある。高熱伝導材料を用

(3)

いた反射鏡を設けることにより放熱特性の改善を行なっていいるが、室温以上の高温動作や光出力の熱酸和を避けた高出力化については実用上まだ十分な特性が得られていない。また、これらの問題に対する対策や素子構造に関しては記述されていない。

【0004】本発明の目的は、従来の面発光型半導体レーザの素子構造に起因する。高い電流密度や素子抵抗を低減した半導体レーザ素子を真現することである。

## [0005]

【課題を解決するための手段】上記目的を達成するため、本発明の半導体レーザ素子は、光注入局起によって発振する面発光型半導体レーザと、上記面発光型半導体レーザに光注入局起を行なう備方向共振器構造をもつ構方向共振器型半導体レーザとを同一半導体基板上に集積して形成した。

【0006】本発明の半導体レーザ素子の好ましい影態としては、上記面発光型半導体レーザの活性層の禁制帯幅が上記橋方向共振器構造をもつ半導体レーザの活性層の禁制帯幅より小さく、上記面発光型半導体レーザの活性層に対して注入により蓄積されるキャリア分布の擬フェルミレベル間エネルギーよりも上記饋方向共振器型半導体レーザの活性層のエネルギーが大きく、望ましくは60meV以上に設定される。

【0007】また、上記面発光型半導体レーザ及び上記 満方向共振器構造をもつ半導体レーザの活性層は圧縮又 は引張歪を生じる格子歪を持つ多重量子弁戸構造にする ことが望ましい。

【0008】更に、光励起効率を高めること及び基板に
対して垂直方向に効率良くレーザ光を引き出すために、
上記横方向共振器型半導体レーザの活性層と基板との間
に1次回折格子を形成した分布場屋(DFB:Distribut
ed Feedback)構造を設け、面発光型半導体レーザの活性
層と基板との間に2次回折格子を形成して橋方向のレー
ザ光に対して垂直方向に分離させる成分を持たせる分布
ブラック反射(DBR:Distributed Blaqu Reflector)
構造を設定する。また、面突光型半導体レーザを形成する部分に対しては、衛方向共振器型半導体レーザとよる
光励起だけでなく、直接電流注入できるように電極を設けてもよいが、横方向共振器型半導体レーザに対する電域が大きく
流注入用電極とは独立に駆動できるように電極を設ける。
た素を用し

【0009】本発明の半準体レーザ素子を作成するため、特に、単一の半導体基板上に前述ように異なった特性の活性層を形成するために、気相成長法の結晶選択性を利用し、有機金属気相成長法又はガスソース分子線エピタキシー法のいずれかにより活性層を成長する。

## [0010]

 て励起するので、発光可能な閾値電流密度を低くすることができる。以下、面発光型レーザに光注入励起を行い。面発光型レーザから低関値でレーザ光を取り出す原理について述べる。

【0011】図2は面発光型半導体レーザ (領域1)の両 側に横方向共振器を有する半導体レーザ (領域I)を配し た場合のエネルギバンド構造を示す。領域Iの貴子弁戸 活性層の禁制帯幅Eq(1)を領域IIの量子弁戸活性層の禁 制帯幅Eq(0)よりも大きく設定して、領域IIの光吸収を 10 促進させ励起効率を高める。実際には、領域11の活性層 において注入により蓄積されるキャリア分布に対して挺 フェルミレベルが形成されるので、伝導帯と価電子帯に おける擬フェルミレベル間エネルギーEg(2)よりも大き いEq(3)に相当するエネルギーを領域Iの擬フェルミレ ベル間エネルギーとして得ることができるようにする。 このとき、Eq(3)はEq(2)よりも望ましくは6 0 meV以 上大きく、障壁層のエネルギー高さよりも小さいことが 効率のよい光注入励起を達成する。すなわち、領域!が 領域IIの基乱を受けずに効率よい光励起を真現するに 20 は、面発光レーザが発振したときの発振エネルギーを持 つ誘導放出が横方向共振器レーザの活性層において光吸 収が生じてキャリア反転分布が乱れて横方向共振器レー ザの特性変動が生じないように、しかも領域しからのレ ーザ光エネルギーが効率よく領域IIに光吸収が行われる 必要が有る。領域Iに対して領域IDがほぼ透明となり、 光吸収損失を及ぼさないことを考慮して、光吸収特性の 実験を行った結果、禁制帯エネルギーの大きな材料はそ の小さい材料よりも60meV以上の差を有しているとき にほぼ透明で無視し得る光吸収損失に抑制できることが

【0012】上記エネルギー幅Eq(3)とEq(2)の差を鎖 域」とIIに対応して設定するために、気相成長法の結晶 選択性を利用して多重量子井戸楼造活性圏を成長する。 領域IIにおいて、SIO2やSiN等の絶縁膜を用いて · 一方向だけを囲うか周囲を囲った狭いパターンを形成す ることにより、気相成長法では選択成長ができる。この 領域選択成長では、絶縁験上に元素が成長せず、マイグ レーションすることによってパターン内で元素の成長速 度が大きくなるため、多重量子弁戸構造の活性層の量子 40 弁戸帽を広げることができる。このとき、3元系以上の 元素を用いた混晶の量子井戸屋では村斜組成も変わるこ とになるので、量子弁戸帽の変化とともに実効的に禁制 帯幅に影響する。即ち、絶縁膜のパターンの内外におい て、パターン帽と置子弁戸層の成長速度及び材料組成を 制御することにより、領域の禁制帯帽に差をもたせるこ とができ、前途のエネルギー差60meV以上に設定さ せることができる。

[0013]

## 【実施例】

往入により励起するか、電流注入とともに光注入によっ 50 <実施例1>図1は、本発明による半導体レーザ索子の

(4)

一実施例の構造を示す図で、(a)及び(b)は、それぞれその斜視図及びA-A、部の筋面図を示す。図示のように、半導体基板1上には、中央部に光注入励起によって発振する垂直共振器構造をもつ面発光型半導体レーザ(領域II)と、上記面発光型半導体レーザに光注入励起を行なう構方向共振器構造をもつ4つの半導体レーザ(領域II)が面発光型半導体レーザ(領域II)を挟むように配置、禁頼して形成されている。

【①①14】本実施例の詳細な構造を製造工程と関連して説明する。

【0015】 芸板面方位が(100)から [011] 又は [0-1-1] 方向(-符号は結晶軸座標において負の方向を示す)に15.8、オフした面方位(511)の n型 I n P 基板1上に、n型 I n P アメッファ 層 2(層の厚さd=0.5 μ m. No=1×10<sup>11</sup> c m プ). n型 I no... Gao... A S 層(d=0.108 μ m. No=1×10<sup>11</sup> c m プ)をn型 I no... A S 層(d=0.108 μ m. No=1×10<sup>11</sup> c m プ)を40 周期交互に繰り返したDBR 構造の高反射膜3. n型 I n P 層 4(d=0.15~0.2 μ m. No=7×10<sup>11</sup> c m プ)を順次成長する。

【0016】との後、領域 I には発振波長 1.55 μm に対して1次の回折格子を形成し、領域IIには上記発録。 波長に対して2次の回折格子を形成するように、ホトリ ソグラフィーによりマスクを形成し、さらにケミカル戦 いはドライエッチングによって50~70 n m深さの周 期的な漢を形成する。次に、InGaAsP磨5(入=  $1.05 \mu m$ ,  $d = 0.3 \sim 0.5 \mu m$ ,  $N_0 = 5 \sim 7 \times 1$ O¹' c m ┛) を成長することにより、領域! と !Iの回折 格子の段差を平坦に埋め込む。その後、絶縁膜SiNマ 30 スクを領域IIを囲うように形成して、n型inGaAs P光分離閉じ込め層6 (λ=1.05 μm. d=0.1~  $0.15 \mu m$ ,  $N_0 = 3 \sim 5 \times 10^{37} \text{ cm}^{-2}$ ) & InGa AsP置子障壁層6 (λ=1.15 μm, d=10 n m) と引張亞InGaAs量子弁戸層7 (入=1.55  $\mu$ m. d=10nm)を10国期成長する。このとき、 領域 I では i n G a A s 量子弁戸層の厚さ d は 7 n m と なっており、領域IIの登子井戸層における登子準位間エ ネルギーよりも60meV以上の大きい差を設けること ができる。

を選択的に形成する。次に、 $S_1O_2$ と $S_1$ を交互に繰り返した講響体DBR構造の高反射膜12を領域IIの上面に形成する。

【0018】更に、ホトリソグラフィーによりリフトオフを用いてp側電極13を形成し、その後ホトリソグラフィーによりマスクを作製してドライエッチングによって領域!とIIの素子及び電極の分離を行ってから、n側電極14を蒸着する。最後に、スクライブして1回に示す素子の形状に切り出す。上記実施例において、n型!10 nP基板1の面方位は、基板面方位が(100)から [011] 又は [0-1-1] 方向に15.8\* オフした面方位(511)のものを使用したが、基板面方位が(100)面から [011] [0-1-1] 方向又は [0-11] [01-1] 方向(一符号は結晶軸座標において負の方向を示す)に0\*から54.7\*の範囲であればよい。

【0019】本実施例によると、領域Iの満方向共振器DFBレーザの光注入励起により、領域IIにおいて差直 共振器をもつ面異光レーザを호温で容易に連続動作させ 20 ることができた。ここで、従来電流注入だけによる面発 光レーザにおいて問題になっていた10~20Q以上の 高い素子抵抗は、領域IIの面発光レーザでは光注入励起 によるため電流は流れず、問題はなくなる。全体の素子 抵抗は、領域Iの構方向共振器DFBレーザに依存して おり、2~5Qの範囲にある。また、従来の面発光レー ザでは10kA/cm\*以上と高い圏値電流密度に対し て、本実施例では構方向共振器DFBレーザの1kA/ cm\*より低い圏値電流密度の 0.5~0.9kA/cm \*の範囲であった。

20 【0020】従来高い素子抵抗と電流密度による発熱に起因して、室温以上の高温助作や光出力が制限されていた。しかしながら、本実施例によりこれらを改善させることができた。即ち、高温助作については、領域Ⅰの満方向共振器DFBレーザが発振可能な温度まで助作でき、領域Ⅱの面発光半導体レーザは100℃までの連続動作が達成された。

【0021】光注入励起による面発光レーザの関値や光出力に関しては、以下の通りである。相向かう領域 Iの2つの構方向共振器DFBレーザにより励起された場合。室温において2つの構方向共振器DFBレーザに5~10mAの電流注入を行って全体で20mA以下で領域IIの面発光レーザが発振する関値に到った。領域 Iの2対の相向かうDFBレーザにより励起された場合、全体で15mA以下で領域IIの面発光レーザの関値に達した。面発光レーザの光出力は、相向かう1対のDFBレーザの励起による場合、室温において10~20mWの連続時作が得られ、相向かう2対のDFBレーザにより励起されると、40~50mWの連続時作が可能であった。

P層とn型 | n P層を交互に2回繰り返した坦込層 | 1 50 【0022】<実施例2>本発明の他の実施例を説明す

(5)

る。実施例1と全く同様にして作製するが、領域IIにおいて誘電体膜によるDBR構造高反射膜12と隣接してp側に電極を設ける。本実施例2では、実施例1の効果が得られる外に、従来直接電流注入だけでは素子抵抗と電流密度が高いために、直接変調が困難であった面発光レーザに対して、横方向共振器DFBレーザの光注入励起を行った外部変調によりこれまでに比べて高速変調が可能となった。

【0023】領域IIだけに電流注入した場合、室温において20~30mAの関値電流で連続的作は得られたが、直接変調時における3dBダウンの変調周波数は5GH2が最高であった。一方、領域IIに関値以下の電流を注入しておき、外部変関として領域Iの橋方向共振器DFBレーザの変調光信号を入力することにより、全体で10~15mAの低関値である面発光レーザの高速変調が可能であった。変調時に得られた3dBダウンの変調周波数は15GH2であり、変調光信号の補光比は20dB以上であった。

## [0024]

【発明の効果】面発光レーザの周辺部に設けた横方向共 20 振器 DF Bレーザの光注入励起により、従来の面発光レーザにおいて素子抵抗と電流密度が高いという問題を解決し、これまでに得られなかった素子特性として高温動作100℃以上と光出力40~50m型を達成した。また、横方向共振器 DF Bレーザを外部変調として用いる\*

\*ことにより、これまでの面発光レーザでは実現されなかった変調周波数を15GH2以上にでき、変調光信号の 消光比20gB以上を得ることができた。

## 【図面の簡単な説明】

【図1】本発明による半導体レーザ素子の一実館例の構造を示す図

【図2】本発明の半導体レーザ素子の構造領域における 活性暑禁制帯幅の関係を示す図

#### 【符号の説明】

19 l:n型InP基板

2:n型InPバッファ層

3:n型InGaAs/InAlAs層DBR構造高反射機

4:n型InPバッファ圏

5:p型InGaAsP層

6:n型InGaAsP光分離閉じ込め層

7:アンドープ!nGaAs/InGaAs P引張変多 重量子弁戸機道活性層

8:p型InGaAsP光分離閉じ込め層

20 9:p型InP光導波層

10:p型InGaAsPコンタクト層

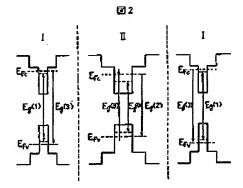
ll:p型InP/n型InP埋込層

12:SiO/S:誘電体DBR構造高反射膜

13:p側電極

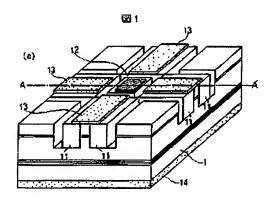
14:n側電極

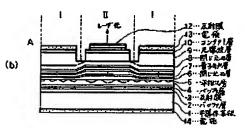
[図2]



(6)







特闘平7-249824

【公報復則】特許法算17条の2の規定による補正の掲載 【部門区分】第7部門第2区分 【発行日】平成13年4月6日(2001.4.6)

[公開香号] 特開平7-249824 [公開日] 平成7年9月26日(1995.9.26) [年通号数] 公開待許公報7-2499 [出願香号] 特願平6-39497 [國際特許分類第7版]

H015 5/30 [FI] H015 3/18

#### 【手統缩正書】

【提出日】平成12年4月10日(2000.4.10)

【手統結正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の顧囲】

【簡求項1】電流注入あるいは光注入励起によって発振する垂直共振器構造をもつ面発光型半導体レーザと、上記面発光型半導体レーザに光注入励起を行なう横方向共振器型半導体レーザとが同一半 準体基板上に集積して形成されたことを特徴とする半導体レーザ案子。

【語求項2】語求項1項記載の半導体レーザ素子において、上記面発光型半導体レーザの活性層の禁制帯帽が上記憶方向共振器型半導体レーザの活性層の禁制帯帽より小さく設定され、上記面発光型半導体レーザの活性圏に対して注入により蓄積されるキャリア分布の数フェルミレベル間エネルギーよりも上記儀方向共振器型半導体レーザの活性圏のエネルギーが大きく設定されていることを特徴とする半導体レーザ素子。

【語求項3】語求項1又は2項記載の半導体レーザ素子において、上記面発光型半導体レーザの活性層に対して注入により蓄積されるキャリア分布の提フェルミレベル間エネルギーより上記構方向共振器型半導体レーザの活性層のエネルギーが60mm以上大きく設定されていることを特徴とする半導体レーザ素子。

【註求項4】 註求項目第1.2 又は3 項記畝の半導体レーザ索子において、上記債方向共振器型半導体レーザの活性層のエネルギーは上記面発光型半導体レーザの活性 歴における注入キャリア分布の擬フエルミレベル間エネルギーより大きく、光導波層及び障壁層のエネルギーよりも小さい範囲にあることを特徴とする半導体レーザ素

【請求項5】請求項1、2、3又は4項配戴の半導体レ

ーザ素子において、上記債方向共振器型半導体レーザと 上話面発光型半導体レーザの活性層構造が、圧縮又は引 張盃を生ずる格子歪をもつ多重量子井戸構造であること を特徴とする半導体レーザ素子。

【詰求項 6 】詰求項 1 、 2 . 3 、 4 又は 5 記載の半導体 レーザ素子において、上記面発光型半導体レーザと上記 満方向共振器型半導体レーザの各々は独立に駆動するた めの分離された電極をもつことを特徴とする半導体レー ザ素子。

【詰求項7】請求項1、2、3、4、5又は6記載の半 準体レーザ素子において、上記簿方向共振器は上記面免 光型半導体レーザの両側に配置された少なくとも1組を もつことを特徴とする半導体レーザ素子。

【詰求項8】請求項7記載の半導体レーザ素子において、上記衛方向共振器の括性層と上記甚板の間に回折格子を育する分布侵還(DFB)構造層がもうけられ、上記面発光型半導体レーザの括性層と上記甚板の間に分布場還ブラッグ反射(DBR)構造層が設けられたことを特徴とする半導体レーザ素子。

【詰求項9】詰求項1、2.3、4.5又は6記載の半 導体レーザ素子において、上記半導体基板は基板面方位 が(100) 面から[011] [0-1-1]方向又は [0-11] [01-1]方向に0° から54.7°の 範囲に傾いた基板面を有することを特徴とする半導体レーザ素子。

【 註末項 1 0 】 註求項 1 ないし 7 記載のいずれかの半導体レーザ素子において、上記簿方向共振器型半導体レーザと上記面発光型半導体レーザ活性層の禁制帯幅の差が上記多重量子井戸構造における量子井戸層の厚さ及び量子井戸層を形成する材料組成によって設定されたことを特徴とする半導体レーザ素子。

【 語求項 1 1 】 語求項 1 . 2 、 3 、 4 . 5 又は 6 項記 の半導体レーザ素子の作成方法において、上記 横方向共 振器型半導体レーザと上配面発光型半導体レーザの多 置于井戸構造の活性層でれぞれに対して、気相成長方法 における結晶の週択成長を行ない、多重置子弁戸構造の

特闘平7-249824

登子井戸歴の厚さと上記多重登子井戸層を形成する材料組成を制御し、上記構方向共振器型半導体レーザと上記面発光型半導体レーザの領域によって異なる活性相禁止対帯幅を設定することを特徴とする半導体レーザ素子の作成方法。

【請求項12】請求項11項記載の半導体レーザ素子の作成方法において、上記半導体基板上の結晶相を有機金

属気相収長法又はガスソース分子線エピタキシー法のいずれかにより成長することを特徴とする半導体レーザ素子の作成方法。

【詰求項13】互いに共振器方向の異なる複数の半導体 レーザが同一基板上に集積されてなる半導体レーザ系 子。